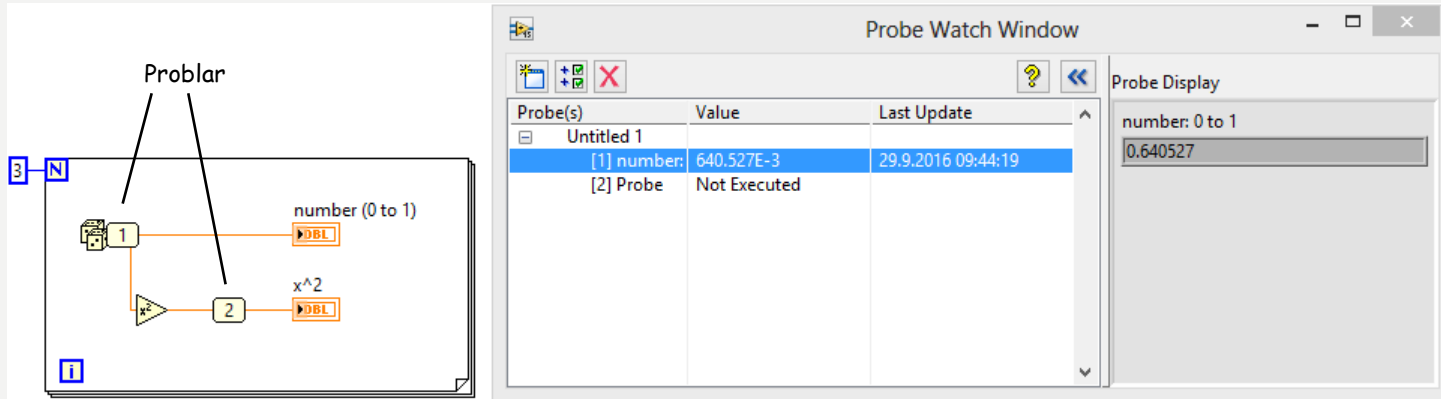


# **GRAFİKSEL PROGRAMLAMAYA GİRİŞ**

**ZTM126**

**13. HAFTA**

# PROBE WATCH WINDOW'DA İKİ PROB



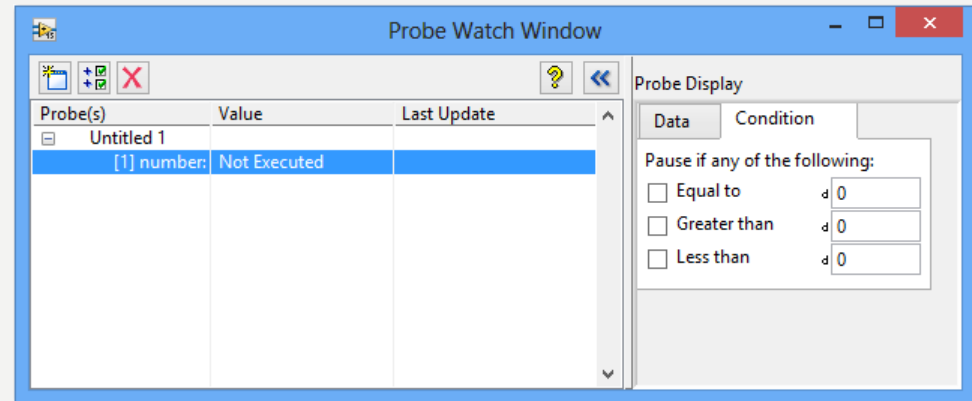
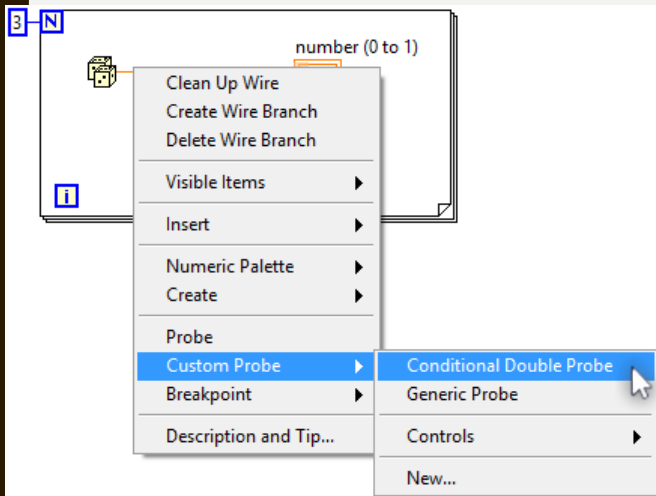
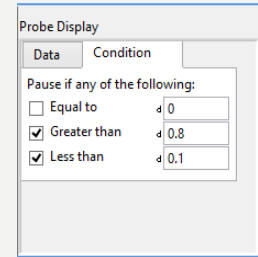
The image shows a LabVIEW block diagram on the left and a Probe Watch Window on the right. The block diagram, titled "Problar", contains two data flow graphs. The first graph starts with a numeric constant "1" connected to a "number (0 to 1)" block, which outputs to a "DBL" terminal. The second graph starts with a numeric constant "2" connected to an "x^2" block, which outputs to a "DBL" terminal. The Probe Watch Window, titled "Probe Watch Window", displays a table of probe data. The table has three columns: "Probe(s)", "Value", and "Last Update". The first row is "Untitled 1" with a sub-row "[1] number:" showing a value of "640.527E-3" and a last update of "29.9.2016 09:44:19". The second row is "[2] Probe" with a value of "Not Executed". To the right of the table is a "Probe Display" area showing the text "number: 0 to 1" and a numeric display showing "0.640527".

Probe(s)	Value	Last Update
Untitled 1		
[1] number:	640.527E-3	29.9.2016 09:44:19
[2] Probe	Not Executed	

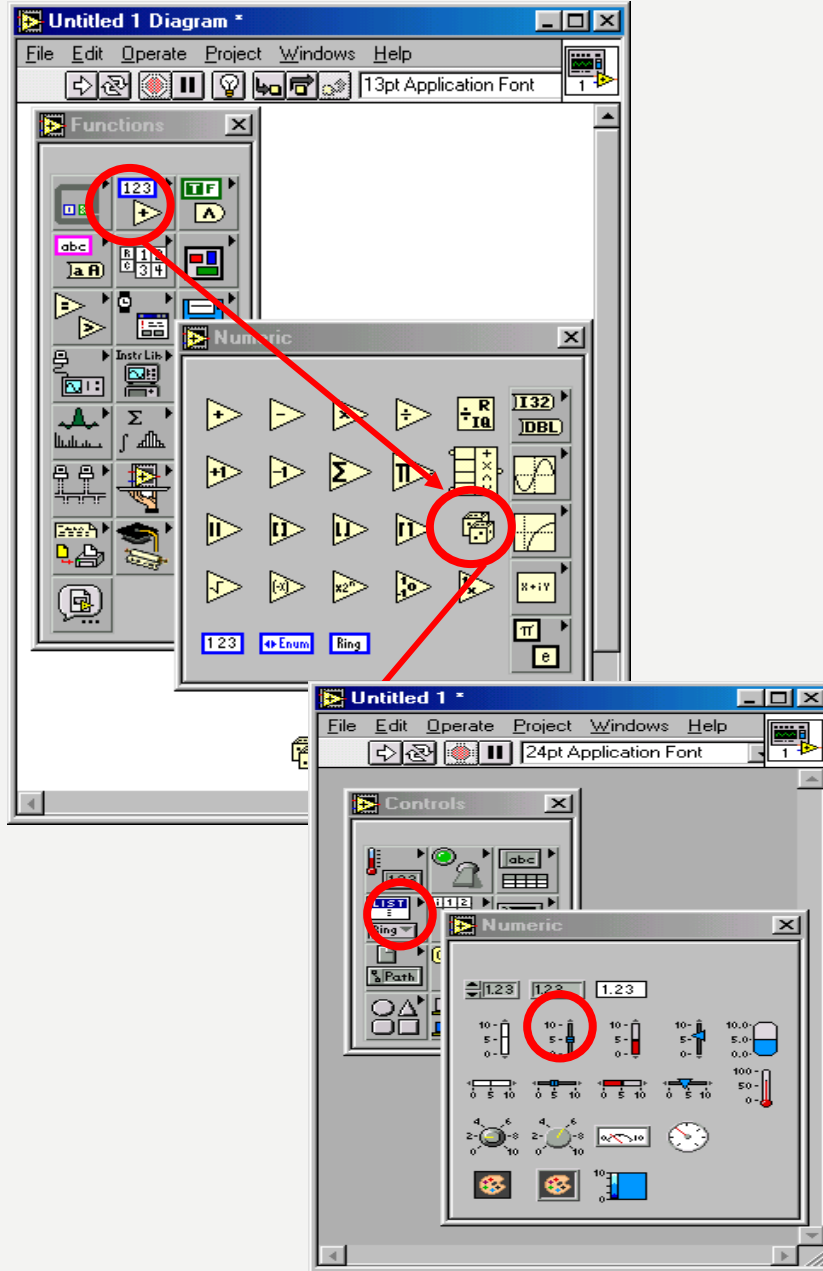
Probe Display

number: 0 to 1  
0.640527

# CUSTOM PROBE >> CONDITIONAL DOUBLE PROBE

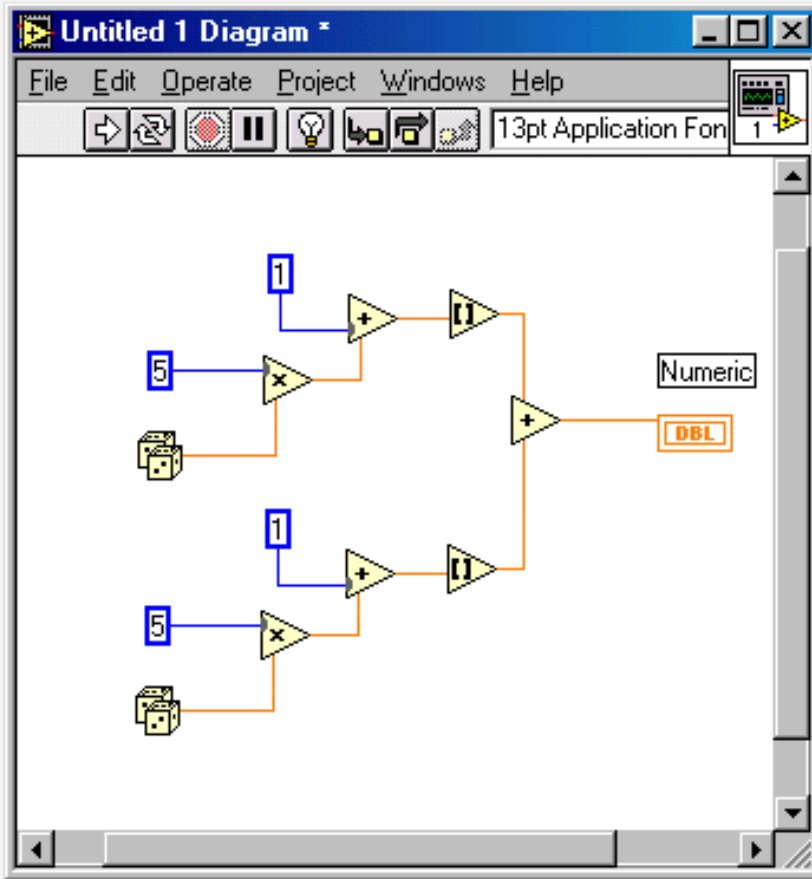


# CRAPS



- Fonksiyonlardan – sayısal panel bir çift zar eklemek
- Denetimler panelinden sayısal bir dijital gösterge takın (ön panelde)
- İkisini (kablolama diyagramında) bağlamak için kablolama aracını kullanın ve "çalıştır" düğmesini tekrar tekrar tıklayın.
- 0,00 ile 1,00 arasında sayılar ön panelde görüntülenmelidir

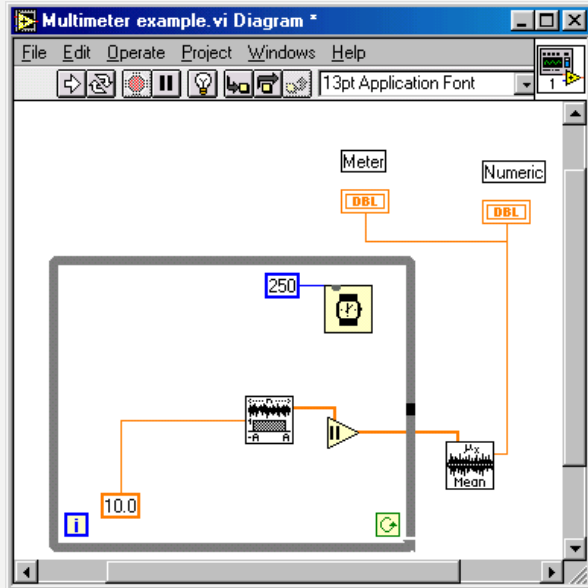
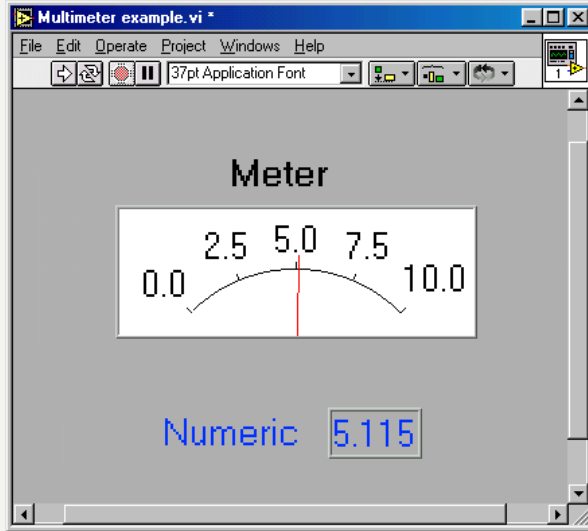
# CRAPS (DEVAMLI)



- Kabloyu silme
- 5 ile çarpmaya izin vermek için bir çarpma düğümü ve sayısal sabit ekleyin
- 1 eklenmesine izin vermek için bir ek düğüm ve sayısal sabit ekleme
- Matematiksel bir "En Yakına Yuvarla" düğümü ekleyin.
- İkinci bir kalıp temsil etmek için bu yapının ikinci bir kopyasını yapmak ve sayısal bir sabit bir çıkış ile bir ek düğüm üzerinden onları birbirine bağlayın

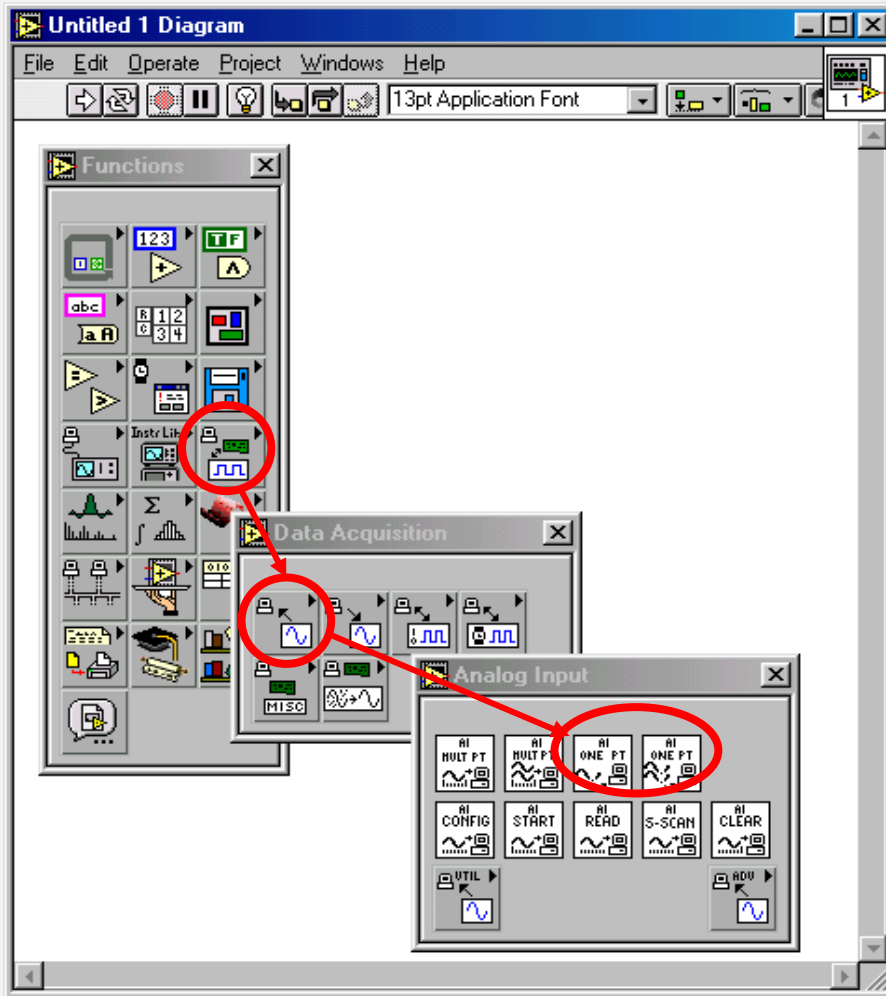
Bu kablolama diyagramı haddeleme simüle 2 zar ve bir sayı oluşturmak için ek 2'den 12'ye kadar.

# ANALOG & DİJİTAL VOLTMETRE (SİMÜLE SİNYAL)



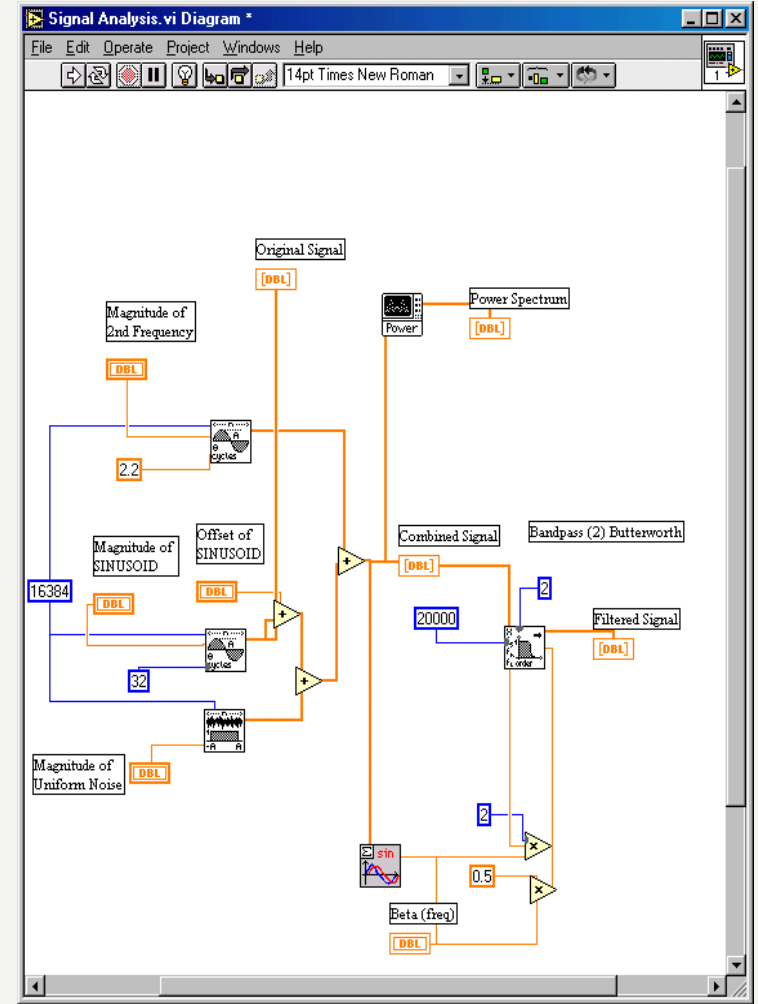
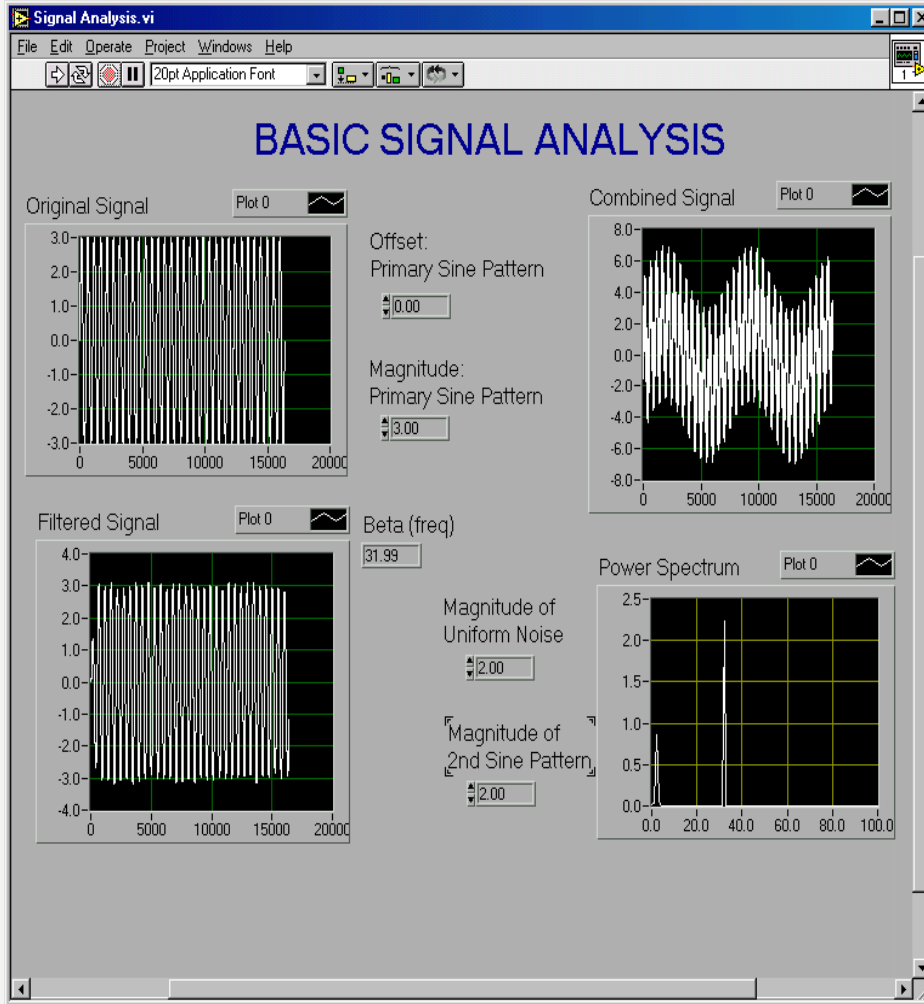
- Simüle sinyal olarak kullanılan tek tip gürültü – Fonksiyonlar – Sinyal İşleme – Sinyal Oluşturma menüsü
- Fonksiyonlardan mutlak değer fonksiyonu – sayısal menü
- Fonksiyonlardan veri serisinin ortalama değeri – matematik – Olasılık ve İstatistik menüsü
- 250 ms zaman ve diyalog menüsü uygulanan beklemek metrenin "flutter" yavaşlatıyor.

# ANALOG GİRİŞ SINYALINI OKUMA A/D PANOSUNUN UYGULANMASINI GEREKTİRİR



- Fonksiyonlar menüsünden veri toplama ve ardından analog girişi seçin. Ardından "Örnek Kanal" veya "Örnek Kanallar"ı seçin.
- Bu, örnekleme simgesini kablolama diyagramınıza yerleştirir
- Daha sonra kanalı(lar) yapılandırmanız ve çıktığı programınızın diğer bölümlerine iletmeniz gerekir.
-

# SİNYAL ANALİZİ (DEVAMLI)







# SECTION II – ELEMENTS OF TYPICAL PROGRAMS

## A. Döngüler

- While döngüsü
- For döngüsü

## B. Fonksiyonlar ve SubVIs

- İşlev Türleri
- Özel Fonksiyonlar Oluşturma (SubVI)
- Fonksiyonlar Palet & Arama
- C. Karar Verme ve Dosya GÇ
- Case Structure
- Seçin (basit If deyimi)
- Dosya G/Ç

# Kaynaklar

1-Mavi, A. (2021) LabVIEW Web

Sayfası:<https://slideplayer.biz.tr>, Erişim Tarihi:  
31.01.2021

2- Anonim (2021) Inroduction to LabVIEW Web

Sayfası: <https://slideplayer.com> , Erişim Tarihi:  
31.01.2021

# TEŞEKKÜRLER